ARCNAM – Centre de Clichy

Cours NSY 104 - Architecture des Systèmes Informatiques

Enseignant: Pierre SWEID

Sujet : Impacte du cache sur les performances du processeur

Impacte du cache sur les performances du processeur

Le but de cet exercice est de calculer l'impact sur la performance quand on considère le comportement du cache. Pour quantifier ceci, on voudrait calculer le rapport entre le temps d'exécution d'un programme

Avec un cache "parfait" (taux d'échec de 0%),

➤ Avec le cache **donné** (⇔ **réel**) (taux d'échec de 2%)

Sans cache (taux d'échec de 100%)

Hypothèses:

On suppose:

Que la <u>pénalité d'échec est de 50 cycles</u>

Que toutes les instructions prennent normalement <u>2 cycles (en ignorant l'attente mémoire)</u>.

➤ On suppose aussi que <u>le taux d'échec est de 2%</u> et qu'il y a une moyenne de <u>1,33 références mémoire</u> par instruction.

Données:

T_{cycle} : Le temps de cycle d'instruction.

NBR_{cycle} : Nombre de cycles par instruction.

NBR_{instruction} : Nombre d'instructions.

 $NBR_{acc\`{e}s/instruction} \hspace{0.3cm} : \hspace{0.3cm} \textit{Nombre d'acc\`{e}s m\'emoire par instruction}.$

T_{aux d'échec} : Est le rapport du nombre d'échecs (défauts) de cache sur le nombre d'accès mémoire P_{énalité d'échec} : pénalité d'échec, c'est le temps de remplacement d'un bloc dans le niveau supérieur

QUESTION N°1:

Soit $NBR_{accès}$ le nombre d'accès mémoire. Calculer l'expression de $NBR_{accès}$ en fonction de $NBR_{instruction}$ et de $NBR_{accès/instruction}$.

OUESTION N°2:

Soit **NBR**_{cycles attente}: le nombre de cycle d'attente mémoire. Calculer l'expression de NBR_{cycles attente} en fonction de NBR_{accès}. T_{aux d'échec} et P_{énalité d'échec}

QUESTION N°3:

Soit $NBR_{cycles\ exécution}$: le nombre de cycle d'exécution. Calculer l'expression de $NBR_{cycles\ exécution}$ en fonction de $NBR_{instruction}$ et de NBR_{cycle}

ARCNAM – Centre de Clichy	Cours NSY 104 - Architecture des Systèmes Informatiques
Enseignant : Pierre SWEID	Sujet : Impacte du cache sur les performances du processeur

QUESTION N°4:

En s'appuyant sur les résultats des trois premières questions, calculer l'expression de Temps d'exécution totale des instructions

QUESTION N°5:

A partir de l'expression obtenue en **4**, et des données du problème, calculer l'expression du Temps d'exécution dans les cas suivants :

- A. Cache parfait
- B. Cache réel
- C. Sans cache

Conclusion?